

ELEKTRİK ELEKTRONİK LABORATUVARI-II

Elektrik Elektronik - II Laboratuvarında Yapılan Deneyler:

- TTL Lojik ile VE (AND) Kapısı
- TTL Lojik ile VEYA (OR) Kapısı
- TTL Lojik ile DEĞİL (NOT) Kapısı
- TTL Lojik ile VE-DEĞİL (NAND) Kapısı
- TTL Lojik ile VEYA-DEĞİL (NOR) Kapısı
- TTL Lojik ile ÖZEL-VEYA (XOR) Kapısı
- TTL Lojik ile ÖZEL-VEYA-DEĞİL (EXNOR) Kapısı
- TTL Lojik ile YARI-TOPLAYICI (Half Adder) Devresi
- TTL Lojik ile TAM-TOPLAYICI (Full Adder) Devresi

Elektrik Elektronik-II Laboratuvarından Görüntüler





